



Sistema de Información Científica de Andalucía



Secretaría General de Universidades, Investigación y Tecnología
CONSEJERÍA DE CONOCIMIENTO, INVESTIGACIÓN Y UNIVERSIDAD

FRANCISCO COLODRO RUIZ

Fecha del documento: 29/06/2018

Informe de investigador FRANCISCO COLODRO RUIZ

Datos del investigador

Datos de identificación del investigador

Nombre	FRANCISCO		
Apellidos	COLODRO RUIZ		
Fecha de nacimiento	20/03/1968		
Género	Hombre		
Nacionalidad	España		
País de nacimiento	España		
Región	Andalucía		
Provincia	Sevilla		
Tipo de documento	DNI	Documento de identidad	26477760E
Teléfono	95 448 73 68	Móvil	695486228
Email	pcolr@gte.esi.us.es		
Web personal			

Situación profesional actual

Categoría profesional:	Otros
Adscripción:	Profesional
Dedicación:	
Entidad:	Ingeniería Electrónica

Áreas de conocimiento

Tecnología Electronica

Producción y actividad científica del investigador

Detalles de producción

1.Convenios y Contratos

1. Nombre: TECNOPORT 2025

Código: 0452/2284

Ámbito: Nacional

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 15/07/2014

Fecha fin: 31/12/2015

Cantidad (EUROS): 6374310,1

2. Nombre: TECNOPORT 2025

Código: 2284/0452

Ámbito: Autonómica

Responsable: TORRALBA - SILGADO, ANTONIO JESÚS

Fecha inicio: 18/04/2014

Fecha fin: 31/12/2015

Cantidad (EUROS): 7712915,1

3. Nombre: Tecnoport 2025. Puerto tecnológico del futuro

Código: 2284/0452

Ámbito:

Responsable:

Fecha inicio: 18/03/2014

Fecha fin: 31/12/2015

Cantidad (EUROS):

4. Nombre: AYUDA A LA CONSOLIDACIÓN DEL GRUPO DE INVESTIGACIÓN TIC-901

Código: TIC-901 (2003/TIC901)

Ámbito: Autonómica

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 12/01/2004

Fecha fin: 31/12/2004

Cantidad (EUROS): 10857,65

2. Proyectos I+D+i y Ayudas

5. Proyecto: Ulp_smartnetworks. Diseño de Circuitos Electrónicos para Redes de Sensores de muy Bajo Consumo

Código: P12-TIC-1862

Ámbito del proyecto: Autonómica

Programa financiador: Proyectos de Excelencia de la Junta de Andalucía

Entidad financiadora: CONSEJERÍA DE ECONOMÍA, INNOVACIÓN Y CIENCIA

Responsable: TORRALBA - SILGADO, ANTONIO JESÚS

Fecha inicio: 30/01/2014

Fecha fin: 16/02/2019

Cuantía total (EUROS): 220630,39

6. Proyecto: CIRCUITOS INTEGRADOS PARA REDES INALÁMBRICAS SENSORIALES

Código: TIC-6583

Ámbito del proyecto: Autonómica

Programa financiador: PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA

Entidad financiadora: . Consejería de Innovación, Ciencia y Empresa, Junta de Andalucía

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 06/07/2011

Fecha fin: 05/07/2014

Cuantía total (EUROS): 190620

7. Proyecto: NUEVAS ARQUITECTURAS PARA LA FUTURA GENERACIÓN DE ESTÁNDARES DE TELEVISIÓN DIGITAL

Código: TEC2010-17029

Ámbito del proyecto: Nacional

Programa financiador: OTROS PROGRAMAS DEL PLAN NACIONAL I+D, MINISTERIO DE CIENCIA Y TECNOLOGÍA

Entidad financiadora:

Responsable: Baena-Lecuyer, Vicente

Fecha inicio: 01/01/2011

Fecha fin: 31/12/2013

Cuantía total (EUROS): 41190

8. Proyecto: AYUDA A LA CONSOLIDACIÓN DE GRUPOS DE INVESTIGACIÓN

Código: 2009/TIC-192

Ámbito del proyecto: Autonómica

Programa financiador: OTROS PROGRAMAS, JUNTA DE ANDALUCÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/2010

Fecha fin: 31/12/2011

Cuantía total (EUROS): 24925,64

9. Proyecto: AYUDA A LA CONSOLIDACIÓN DEL GRUPO DE INVESTIGACIÓN TIC-192

Código: 2008/TIC-192

Ámbito del proyecto: Autonómica

Programa financiador: OTROS PROGRAMAS, JUNTA DE ANDALUCÍA

Entidad financiadora: DGITE. Junta de Andalucía

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/2009

Fecha fin: 31/12/2010

Cuantía total (EUROS): 36582,83

10. Proyecto: CEDVB. CIRCUITOS ELECTRÓNICOS PARA LOS NUEVOS ESTÁNDARES DE TELEVISIÓN DIGITAL

Código: P07-TIC-02583

Ámbito del proyecto: Autonómica

Programa financiador: PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 31/01/2008

Fecha fin: 30/01/2012

Cuantía total (EUROS): 278000,12

11. Proyecto: ESTUDIO E IMPLEMENTACIÓN DE ARQUITECTURAS ORIGINALES DE CONVERTIDORES SOBREMUESTREADOS PARA COMUNICACIONES

Código: TEC2007-64472

Ámbito del proyecto: Nacional

Programa financiador: OTROS PROGRAMAS DEL PLAN NACIONAL I+D, MINISTERIO DE CIENCIA Y TECNOLOGÍA

Entidad financiadora:

Responsable: Colodro-Ruiz, Francisco

Fecha inicio: 01/10/2007

Fecha fin: 30/09/2010

Cuantía total (EUROS): 75383

12. Proyecto: CEUWB: DISEÑO DE CIRCUITOS ELECTRÓNICOS AVANZADOS PARA COMUNICACIONES INALÁMBRICAS DE BANDA ULTRA-ANCHA

Código: P06-TIC-01500

Ámbito del proyecto: Autonómica

Programa financiador: PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 13/04/2007

Fecha fin: 12/04/2010

Cuantía total (EUROS): 186536,3

- 13. Proyecto:** DISEÑO DE CIRCUITOS ELECTRÓNICOS PARA COMUNICACIONES POR LÍNEA DE POTENCIA CON APLICACIONES EN LA AERONÁUTICA Y EL ESPACIO

Código: EXC/2005/TIC-250

Ámbito del proyecto: Autonómica

Programa financiador: PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/03/2006

Fecha fin: 28/02/2009

Cuantía total (EUROS): 185599,88

- 14. Proyecto:** AYUDA A LA CONSOLIDACIÓN DEL GRUPO DE INVESTIGACIÓN TIC-192

Código: 2006/TIC-192

Ámbito del proyecto: Autonómica

Programa financiador: PLAN ANDALUZ DE INVESTIGACIÓN (PAI), JUNTA DE ANDALUCÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/2006

Fecha fin: 31/12/2008

Cuantía total (EUROS): 29612,21

- 15. Proyecto:** AYUDA A LA CONSOLIDACIÓN DEL GRUPO DE INVESTIGACIÓN TIC-192

Código: 2005/TIC-192

Ámbito del proyecto: Autonómica

Programa financiador: OTROS PROGRAMAS, JUNTA DE ANDALUCÍA

Entidad financiadora: Di

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/2006

Fecha fin: 31/12/2006

Cuantía total (EUROS): 22532,63

- 16. Proyecto:** AYUDA PARA LA CONSOLIDACION DE GRUPO DE INVESTIGACIÓN TIC-192

Código: 2004/TIC-192

Ámbito del proyecto: Autonómica

Programa financiador: OTROS PROGRAMAS, JUNTA DE ANDALUCÍA

Entidad financiadora: No se han encontrado entidades

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/2005

Fecha fin: 31/12/2005

Cuantía total (EUROS): 19759,73

- 17. Proyecto:** LIMSÍ: LABORATORIO INTERUNIVERSITARIO PARA SISTEMAS INALÁMBRICOS MICROELECTRÓNICOS (ANUALIDAD 2003)

Código: TIC2002-10786-E

Ámbito del proyecto: Nacional

Programa financiador: PROGRAMA COOPERACIÓN INTERNACIONAL (ACCIONES ESPECIALES), MINISTERIO DE EDUCACIÓN Y CIENCIA

Entidad financiadora: Ministerio de Industria

Responsable: Garcia-Franquelo, Leopoldo

Fecha inicio: 01/01/2003

Fecha fin: 31/12/2006

Cuantía total (EUROS): 33000

- 18. Proyecto:** DESARROLLO DE CIRCUITOS INTEGRADOS PARA REDES DE ÁREA LOCAL INALÁMBRICAS EN LA BANDA DE 5 GHZ

Código: TIC2002-04323-C03-01

Ámbito del proyecto: Nacional

Programa financiador: OTROS PROGRAMAS DEL PLAN NACIONAL I+D, MINISTERIO DE CIENCIA Y TECNOLOGÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/12/2002

Fecha fin: 30/11/2005

Cuantía total (EUROS): 155810

- 19. Proyecto:** SÍNTESIS Y DISEÑO DE REDES DE DIFRACCIÓN DE BRAGG EN FIBRA PARA EL PROCESADO DE SEÑAL ÓPTICA EN SISTEMAS DWDM Y OTDM

Código: TIC2001-2969-C03-02

Ámbito del proyecto: Nacional

Programa financiador: OTROS PROGRAMAS DEL PLAN NACIONAL I+D, MINISTERIO DE CIENCIA Y TECNOLOGÍA

Entidad financiadora:

Responsable: Carballar-, Alejandro

Fecha inicio: 28/12/2001

Fecha fin: 27/12/2005

Cuantía total (EUROS): 57444,74

- 20. Proyecto:** ENER-NET. SISTEMA DE COMUNICACIÓN DE BANDA ANCHA SOBRE REDES RESIDENCIALES DE ENERGÍA ELÉCTRICA PARA APLICACIONES DE NETWORKING

Código: FIT-070000-200-355

Ámbito del proyecto: Nacional

Programa financiador: PROGRAMA DE FOMENTO DE LA INVESTIGACIÓN TÉCNICA (PROFIT), MINISTERIO DE INDUSTRIA, TURISMO Y COMERCIO

Entidad financiadora: Ministerio de Industria

Responsable: Garcia-Franquelo, Leopoldo

Fecha inicio: 29/12/2000

Fecha fin: 29/12/2003

Cuantía total (EUROS): 120202,3

- 21. Proyecto:** DISEÑO ANALÓGICO EN MUY BAJA TENSIÓN Y BAJO CONSUMO PARA PROCESADO DE SEÑAL EN COMUNICACIONES

Código: TIC2000-0615-C02-01

Ámbito del proyecto: Nacional

Programa financiador: OTROS PROGRAMAS DEL PLAN NACIONAL I+D, MINISTERIO DE CIENCIA Y TECNOLOGÍA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 28/12/2000

Fecha fin: 27/12/2003

Cuantía total (EUROS): 156503,55

- 22. Proyecto:** INSONET: IN-HOME AND SOHO NETWORKING THROUGH THE MAINS NETWORK

Código: SI-0152/1999

Ámbito del proyecto:

Programa financiador: V PROGRAMA MARCO DE LA UNIÓN EUROPEA, COMISIÓN EUROPEA, COMISIÓN EUROPEA

Entidad financiadora: IST-1999-10358 (IST)

Responsable: Baena-Lecuyer, Vicente; Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/12/1999

Fecha fin: 31/03/2003

Cuantía total (EUROS): 275202

- 23. Proyecto:** CICOMBT, CIRCUITOS INTEGRADOS CMOS PARA COMUNICACIONES EMPLEANDO LA RED DE BAJA TENSIÓN

Código: 1FD97-0317

Ámbito del proyecto: Unión Europea

Programa financiador: FONDO EUROPEO DE DESARROLLO REGIONAL (FEDER), COMISIÓN EUROPEA

Entidad financiadora:

Responsable: Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/03/1999

Fecha fin: 31/12/2001

Cuantía total (EUROS): 268177,61

24. Proyecto: MACPUARSA ASIC DE CONTROL ASITRON

Código: 1994: MACPUARSA ASIC CONTROL

Ámbito del proyecto: Nacional

Programa financiador: III PROGRAMA MARCO DE LA UNIÓN EUROPEA, COMISIÓN EUROPEA

Entidad financiadora:

Responsable: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Fecha inicio: 01/01/1994

Fecha fin: 31/12/1996

Cuantía total (EUROS): 91030

3. Propiedad Industrial e Intelectual

25. Nombre: MODULADORES SIGMA-DELTA EN CASCADA MULTIFRECUENCIA

Tipo: Patente de invención, Propiedad industrial

Número de patente:

Fecha de concesión: 08/05/01

Instituciones:

Tipo de protección: Otros

Autores: Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco

4. Aportaciones a Congresos, etc.

26. Título de la aportación: Linearity Enhancement of VCO-Based Quantizers for Sigma-Delta Modulators

Nombre del congreso: DCIS 2013

Tipo de evento: Comunicación en congreso

Ámbito:

Año: 26/11/2013

Lugar: DONOSTI - SAN SEBASTIÁN

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

27. Título de la aportación: Frequency-to-Digital Conversion Based on a Sampled Phase-Locked Loop

Nombre del congreso: 26 TH Conference on Design of Circuits and Integrated Systems

Tipo de evento: Comunicación en congreso

Ámbito:

Año: 01/01/2011 -

Lugar: ALBUFEIRA, PORTUGAL

Autores: Colodro-ruíz, Francisco; Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco

28. Título de la aportación: PULSE-WIDTH MODULATION IN SIGMA-DELTA MODULATORS

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS () (.2010.PARÍS, FRANCIA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2010 -

Lugar: PARÍS, FRANCIA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

29. Título de la aportación: A MULTIRATE SIGMA DELTA MODULATOR FOR GSM STANDARD IN CMOS TECHNOLOGY

Nombre del congreso: IEEE NORCHIP CONFERENCE 2009 () (.2009.TRONDHEIM, NORUEGA)

Tipo de evento: Ponencia en Congreso

Ámbito: Internacional no UE

Año: 01/01/2009 -

Lugar: TRONDHEIM, NORUEGA

Autores: Laguna-García, Marta; Viladoms-, Ramiro; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

30. Título de la aportación: A MULTIRATE SIGMA DELTA MODULATOR FOR GSM STANDARD IN CMOS TECHNOLOGY

Nombre del congreso: IEEE NORCHIP CONFERENCE 2009 () (.2009.TRONDHEIM, NORUEGA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2009 -

Lugar: TRONDHEIM, NORUEGA

Autores: Laguna-García, Marta; Villadoms-, Ramiro; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

31. Título de la aportación: ANALOG SQUARING CIRCUIT BASED ON TIME ENCODING.

Nombre del congreso: XXIV CONFERENCE ON DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS () (.2009.ZARAGOZA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2009 -

Lugar: ZARAGOZA, ESPAÑA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Mora-, J.; Martinez-Heredia, Juana Maria

32. Título de la aportación: OVERSAMPLED TRACKING QUANTIZERS IN CONTINUOUS-TIME SD MODULATORS TO.

Nombre del congreso: XXIV CONFERENCE ON DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS () (.2009.ZARAGOZA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2009 -

Lugar: ZARAGOZA, ESPAÑA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

33. Título de la aportación: MULTIBIT CT SD MODULATORS WITH PULSE WIDTH MODULATION AND FIR-DAC IN THE FEEDBACK PATH

Nombre del congreso: ICECS 2008 () (.2008.MALTA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2008 -

Lugar: MALTA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

34. Título de la aportación: NEW APPROACH FOR CONTINUOUS-TIME SIGMA-DELTA MODULATOR

Nombre del congreso: IEEE NORCHIP CONFERENCE 2005 (23) (23.2005.OULU, FINLANDIA)

Tipo de evento: Ponencia en Congreso

Ámbito: Internacional no UE

Año: 01/01/2005 -

Lugar: OULU, FINLANDIA

Autores: Colodro-Ruiz, Francisco; Laguna-García, Marta; Carsten-, Wulff; Trond-, Ytterdal; Torralba-Silgado, Antonio Jesus

35. Título de la aportación: TIME-INTERLEAVED MULTIRATE SIGMA-DELTA MODULATORS

Nombre del congreso: ISCAS () (.2005.KOBE, JAPON)

Tipo de evento: Ponencia en Congreso

Ámbito: Internacional no UE

Año: 01/01/2005 -

Lugar: KOBE, JAPON

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Laguna-García, Marta

36. Título de la aportación: CONTINUOUS-TIME SIGMA-DELTA MODULATOR WITH AN EMBEDDED PULSE WIDTH MODULATION

Nombre del congreso: CONFERENCE ON DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS DCIS 2005 (20.2005.LISBOA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2005 -

Lugar: LISBOA

Autores: Colodro-Ruiz, Francisco; Laguna-García, Marta; Barrera-,C.; Torralba-Silgado, Antonio Jesus

37. Título de la aportación: MULTIRATE SIGMA-DELTA MODULATORS: AN ALTERNATIVE TO MULTIBIT

Nombre del congreso: CONGRESO DE TIPOGRAFIA (1.2004.VALENCIA, ESPAÑA)

Tipo de evento: Conferencia Congreso no publicada

Ámbito: Internacional no UE

Año: 01/01/2004 -

Lugar: VALENCIA, ESPAÑA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

38. Título de la aportación: A MULTIRATE-BASED BAND-PASS SIGMA-DELTA MODULATOR

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (ISCAS 2004) (.2004.VANCOUVER, CANADÁ)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2004 -

Lugar: VANCOUVER, CANADÁ

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Perez-Vega-Leal, Alfredo; Perez-Ridao, Francisco

39. Título de la aportación: NEW DUAL-QUANTIZATION MULTIBIT SIGMA-DELTA MODULATORS WITH DIGITAL NOISE-SHAPING

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (.2003.BANGKOK, TAILANDIA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2003 -

Lugar: BANGKOK, TAILANDIA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

40. Título de la aportación: A NEW FOURTH-ORDER BANDPASS SIGMA-DELTA MODULATOR

Nombre del congreso: DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS CONFERENCE (18.2003.CIUDAD REAL, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Nacional

Año: 01/01/2003 -

Lugar: CIUDAD REAL, ESPAÑA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Perez-Vega-Leal, Alfredo; Perez-Ridao, Francisco

41. Título de la aportación: MULTIRATE SIGMA-DELTA MODULATORS, AN ALTERNATIVE TO MULTIBIT

Nombre del congreso: AACD: ADVANCES IN ANALOG CIRCUIT DESIGN (11.2002.SPA, BÉLGICA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2002 -

Lugar: SPA, BÉLGICA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

42. Título de la aportación: IMPROVED MULTIRATE SIGMA-DELTA ARCHITECTURE

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (33.2001.SYDNEY)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 06/05/2001 - 06/05/2001

Lugar: SYDNEY

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

43. Título de la aportación: MULTIRATE-CASCADE SIGMA-DELTA (MC-SD) MODULATORS

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (33.2001.SYDNEY)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 06/05/2001 - 06/05/2001

Lugar: SYDNEY

Autores: Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco

44. Título de la aportación: ASITRON: ASIC FOR INDIRECT VECTOR CONTROL OF INDUCTION MOTORS WITH FUZZY LOGIC BASED SPEED REGULATION

Nombre del congreso: CONFERENCE ON POWER ELECTRONICS, INTELLIGENT MOTION AND POWER QUALITY (PCIM¿2001) (22.2001.NUREMBERG, ALEMANIA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/2001 -

Lugar: NUREMBERG, ALEMANIA

Autores: Mora-Jimenez, Jose Luis; Barrero-Garcia, Federico José; Galvan-Diez, Eduardo; Garcia-Franquelo, Leopoldo; Colodro-Ruiz, Francisco; Tombs-, Jonathan Noel; Torralba-Silgado, Antonio Jesus

45. Título de la aportación: ASIC IMPLEMENTATION OF AN ARM-BASED SYSTEM ON CHIP

Nombre del congreso: DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS DCIS 2000 (15.2000.MONTPELLIER, FRANCIA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 21/11/2000 - 01/01/2000

Lugar: MONTPELLIER, FRANCIA

Autores: Granado-Romero, Joaquin; Chavez-Orzaez, Jorge; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo; Ramos-,E.; Hidalgo-,Antonio; Tortolero-,Antonio; Ruiz-,Federico

46. Título de la aportación: MULTIRATE-MULTIBIT SIGMA-DELTA MODULATION

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 28/05/2000 - 01/01/1999

Lugar: GINEBRA, SUIZA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Perez Vega-Leal, Alfredo; Garcia-Franquelo, Leopoldo

47. Título de la aportación: CICOMBT: CIRCUITOS INTEGRADOS CMOS PARA COMUNICACIONES EMPLEANDO LA RED DE BAJA TENSIÓN

Nombre del congreso: TEDEA (.2000.ALMAGRO, CIUDAD REAL, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Nacional

Año: 01/01/2000 -

Lugar: ALMAGRO, CIUDAD REAL, ESPAÑA

Autores: Torralba-Silgado, Antonio Jesus; Granado-Romero, Joaquin; Perez Vega-Leal, Alfredo; Martinez-Heredia, Juana Maria; Muñoz-Chavero, Fernando; Gonzalez-Carvajal, Ramon; Colodro-Ruiz, Francisco; Miguel A. Aguirre; Chavez-Orzaez, Jorge; Garcia-Franquelo, Leopoldo; Pinilla-, J.; Ramos-,E.; Hidalgo-,Antonio

48. Título de la aportación: CMOS FUZZIFIER USING MIXED-SIGNAL TECHNIQUES WITH EMPHASIS ON POWER CONSUMPTION

Nombre del congreso: DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS CONFERENCE (14.1999.PALMA DE MALLORCA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 22/11/1999 - 16/11/1999

Lugar: PALMA DE MALLORCA

Autores: Gonzalez-Carvajal, Ramon; Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco; Garcia-Franquelo, Leopoldo

49. Título de la aportación: Fuzzy Logic Based ASIC for Indirect Vector Control of Induction Motors with Application in Vertical Operation Systems

Nombre del congreso: 8th International Fuzzy Systems Association World Congress

Tipo de evento: Ponencia en Congreso

Ámbito: Internacional

Año: 17/08/1999 - 20/08/1999

Lugar: TAIPEI, TAIWAN

Autores: Mora-Jimenez, Jose Luis; Barrero-Garcia, Federico José; Galvan-Diez, Eduardo; Colodro-Ruiz, Francisco; Tombs-, Jonathan Noel; Barranco, M; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

50. Título de la aportación: FUZZY-LOGIC BASED ASIC FOR INDIRECT VECTOR CONTROL OF INDUCTION MOTORS WITH APPLICATION IN VERTICAL OPERATION SYSTEMS

Nombre del congreso: V Workshop en Contabilidad y Control de Gestión. Memorial Raymond Konopka

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 15/03/1999 - 20/12/1997

Lugar:

Autores: Mora-Jimenez, Jose Luis; Barrero-Garcia, Federico José; Galvan-Diez, Eduardo; Colodro-Ruiz, Francisco; Tombs-, Jonathan Noel; Barranco-Paulano, Manuel; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

51. Título de la aportación: MIXED-SIGNAL CMOS FUZZIFIER WITH EMPHASIS ON POWER CONSUMPTION

Nombre del congreso: MIDWEST SYMPOSIUM ON CIRCUITS AND SYSTEMS (42.1999.LAS CRUCES, NM, USA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1999 -

Lugar: LAS CRUCES, NM, USA

Autores: Gonzalez-Carvajal, Ramon; Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco; Garcia-Franquelo, Leopoldo

52. Título de la aportación: ASITRON: ASIC FOR VECTOR CONTROL OF INDUCTION MOTORS AND SPEED REGULATION USING FUZZY LOGIC

Nombre del congreso: INTERNATIONAL CONFERENCE ON ELECTRONICS, CIRCUITS AND SYSTEMS (1.1998.LISBOA, PORTUGAL)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 16/09/1998 - 01/01/1999

Lugar: LISBOA, PORTUGAL

Autores: Mora-Jimenez, Jose Luis; Galvan-Diez, Eduardo; Colodro-Ruiz, Francisco; Barrero-Garcia, Federico José; Tombs-, Jonathan Noel; Torralba-Silgado, Antonio Jesus

53. Título de la aportación: PULSED STREAM BASED CNN HARDWARE IMPLEMENTATION

Nombre del congreso: 1998 IEEE INT. SYMP. CIRCUITS AND SYSTEMS

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 31/05/1998 - 31/05/1998

Lugar: MONTERREY, CALIFORNIA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

54. Título de la aportación: Asic for Vectorial Control Control of Induction Motors and Speed Regulation using Fuzzy Logic

Nombre del congreso: 1998 International Symposium on Circuits and Systems

Tipo de evento: Ponencia en Congreso

Ámbito:

Año: 31/05/1998 - 03/06/1998

Lugar: MONTEREY, CA (EEUU)

Autores: Mora-Jimenez, Jose Luis; Colodro-Ruiz, Francisco; Barrero-Garcia, Federico José; Tombs-, Jonathan Noel; Torralba-Silgado, Antonio Jesus; Galvan-Diez, Eduardo

55. Título de la aportación: A FUZZY LOGIC CONTROLLER USING STOCHASTIC LOGIC

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (1.1997.HONG KONG)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 09/06/1997 - 09/06/1997

Lugar: HONG KONG

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

56. Título de la aportación: A FULLY STOCHASTIC FUZZY LOGIC CONTROLLER

Nombre del congreso: INTERNATIONAL WORK-CONFERENCE ON ARTIFICIAL NEURAL NETWORKS, IWANN 97 (1.1997.LANZAROTE)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/06/1997 - 01/06/1997

Lugar: LANZAROTE

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

57. Título de la aportación: A HARDWARE IMPLEMENTATION OF A CNN BASED ON PULSE STREAM TECHNIQUES

Nombre del congreso: INTERNATIONAL WORK-CONFERENCE ON ARTIFICIAL NEURAL NETWORKS, IWANN 97 (1.1997.LANZAROTE)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/06/1997 - 01/06/1997

Lugar: LANZAROTE

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

58. Título de la aportación: AFAN, A TOOL FOR THE AUTOMATIC DESIGN OF NEURAL AND FUZZY CONTROLLERS

Nombre del congreso: INTERNATIONAL WORK-CONFERENCE ON ARTIFICIAL NEURAL NETWORKS, IWANN 97 (1.1997.LANZAROTE)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/06/1997 - 01/06/1997

Lugar: LANZAROTE

Autores: Gonzalez-Carvajal, Ramon; Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco; Garcia-Franquelo, Leopoldo

59. Título de la aportación: AUTOMATIC SYNTHESIS OF ANALOG FUZZY CONTROLLERS

Nombre del congreso: DCIS 97 (.1997.SEVILLA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1997 -

Lugar: Santander (ESPAÑA)

Autores: Gonzalez-Carvajal, Ramon; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

60. Título de la aportación: STOCHASTIC AND PWM CODING FOR AN EFFICIENT IMPLEMENTATION OF CELLULAR NEURAL NETWORKS

Nombre del congreso: DCIS 97 (.1997.SEVILLA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1997 -

Lugar: Santander (ESPAÑA)

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

61. Título de la aportación: AN ANALOG UNIVERSAL MEMBERSHIP FUNCTION CIRCUIT WITH FULLY INDEPENDENT ADJUSTABLE PARAMETERS

Nombre del congreso: DCIS 97 (.1997.SEVILLA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1997 -

Lugar: Santander (ESPAÑA)

Autores: Gonzalez-Carvajal, Ramon; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

62. Título de la aportación: CIRCUITO INTEGRADO ASIC PARA EL CONTROL VECTORIALBORROSO DE UN MOTOR DE INDUCCIÓN DESTINADO A ACCIONAMIENTO DE TRÁFICO VERTICAL

Nombre del congreso: CONGRESO DE DISEÑO DE CIRCUITOS INTEGRADOS Y SISTEMAS (10.1995.ZARAGOZA)

Tipo de evento: Comunicación en congreso

Ámbito: Nacional

Año: 01/01/1995 -

Lugar:

Autores: Mora-Jimenez, Jose Luis; Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Galvan-Diez, Eduardo; Garcia-Franquelo, Leopoldo; Barranco-Paulano,Manuel; Barrero-Garcia, Federico José

63. Título de la aportación: A DIGITAL FUZZY-LOGIC CONTROLLER WITH A SIMPLE ARCHITECTURE

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (ISCAS'94) () (.1994.LONDRES (REINO UNIDO))

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1994 -

Lugar: LONDRES (REINO UNIDO)

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

64. Título de la aportación: A FUZZY-LOGIC CONTROLLER WITH ON-CHIP LEARNING, EMPLOYING STOCHASTIC LOGIC

Nombre del congreso: IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS (ISCAS'94) () (.1994.LONDRES (REINO UNIDO))

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1994 -

Lugar: LONDRES (REINO UNIDO)

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Franquelo-,L.G.

65. Título de la aportación: TOWARDS A FULLY STOCHASTIC HOPFIELD NEURAL NETWORK

Nombre del congreso: IEEE INTERNATIONA SYMPOSIUM ON CIRCUITS AND SYSTEMS () (.1993.CHICAGO (USA))

Tipo de evento: Comunicación en congreso

Ámbito: Internacional no UE

Año: 01/01/1993 -

Lugar: CHICAGO (USA)

Autores: Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco

66. Título de la aportación: A FUZZY-LOGIC CHIP USING STOCHASTIC-LOGIC: THE DEFUZZIFIER

Nombre del congreso: EUROPEAN WORKSHOP ON INDUSTRIAL FUZZY CONTROL & APPLICATIONS, IFCA'93, () (.1993.TARRASA, ESPAÑA)

Tipo de evento: Comunicación en congreso

Ámbito: Otros

Año: 01/01/1993 -

Lugar: TARRASA, ESPAÑA

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

5.Tesis, Tesinas, DEA, etc.

67. Tipo: Tesis doctoral

Autor: Colodro-Ruiz, Francisco;

Título: CIRCUITOS ELECTRÓNICOS PARA CONTROL NEURONAL Y BORROSO EMPLEANDO TÉCNICAS ESTOCÁSTICAS

Director: Torralba-Silgado, Antonio Jesus;

Universidad: UNIVERSIDAD DE SEVILLA. INGENIERIA DE SISTEMAS Y AUTOMÁTICA

Fecha de lectura: 1997

6.Publicaciones en Revistas

68. Título: Linearity Enhancement of VCO-Based Quantizers for SD Modulators by Means of a Tracking Loop

Revista: IEEE Transactions on Circuits and Systems. Part 2: Express Briefs

Año: 2014

Volumen: 61

Número: 6

Página inicial: 383

Página final: 387

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 1.234

Índice de impacto (SCImago): 0,867

Cuartil (SCImago): Q1

69. Título: Frequency-to-digital conversion based on a sampled Phase-Locked-Loop

Revista: Microelectronics Journal

Año: 2013

Volumen: 44

Número: 10

Página inicial: 880

Página final: 887

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 0.924

Índice de impacto (SCImago): 0,324

Cuartil (SCImago): Q2

70. Título: Frequency-to-digital conversion based on sampled phase-locked loop with third-order noise shaping

Revista: Electronics Letters

Año: 2011

Volumen: 47

Número: 19

Página inicial: 1069

Página final: 1070

Autores: Colodro-Ruiz, Francisco

Índice de impacto (ISI): 0.965

Índice de impacto (SCImago):

Cuartil (SCImago):

71. Título: IMPACT OF FINITE IMPULSE RESPONSE DIGITAL-TOANALOGUE CONVERTER DELAY ON THE STABILITY OF CONTINUOUS-TIME SIGMA-DELTA MODULATORS WITH PULSE-WITH MODULATION IN THE FEEDBACK PATH

Revista: IET Circuits, Devices and Systems

Año: 2010

Volumen: 4

Número: 3

Página inicial: 218

Página final: 226

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 0.495

Índice de impacto (SCImago):

Cuartil (SCImago):

72. Título: CONTINUOUS-TIME SIGMA_ΔDELTA MODULATOR WITH A FAST TRACKING QUANTIZER AND REDUCED NUMBER OF COMPARATORS

Revista: IEEE Transactions on Circuits and Systems. Part 1: Regular Papers

Año: 2010

Volumen: 57

Número: 9

Página inicial: 2413

Página final: 2425

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 1.580

Índice de impacto (SCImago):

Cuartil (SCImago):

73. Título: SPECTRAL ANALYSIS OF PULSEWIDTH-MODULATED SAMPLED SIGNALS

Revista: IEEE Transactions on Circuits and Systems. Part 2: Express Briefs

Año: 2010

Volumen: 57

Número: 8

Página inicial: 622

Página final: 626

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 1.334

Índice de impacto (SCImago):

Cuartil (SCImago):

74. Título: AN ANALOG SQUARING TECHNIQUE BASED ON ASYNCHRONOUS SIGMA_ΔDELTA MODULATION

Revista: IEEE Transactions on Circuits and Systems. Part 2: Express Briefs

Año: 2009

Volumen: 56

Número: 8

Página inicial: 629

Página final: 633

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Mora-Jimenez, Jose Luis; Martinez-Heredia, Juana Maria

Índice de impacto (ISI): 1.320

Índice de impacto (SCImago):

Cuartil (SCImago):

75. Título: NEW CONTINUOUS-TIME MULTIBIT SIGMA-DELTA MODULATORS WITH LOW SENSITIVITY TO CLOCK JITTER

Revista: IEEE Transactions on Circuits and Systems Part I: Fundamental Theory and Applications

Año: 2009

Volumen: 56

Número: 1

Página inicial: 74

Página final: 83

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI):

Índice de impacto (SCImago):

Cuartil (SCImago):

76. Título: CONTINUOUS-TIME SIGMA-DELTA MODULATOR WITH AN EMBEDDED PULSEWIDTH MODULATION

Revista: IEEE Transactions on Circuits and Systems Part I: Fundamental Theory and Applications

Año: 2008

Volumen: 55

Número: 3

Página inicial: 775

Página final: 785

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Laguna-García, Marta

Índice de impacto (ISI):
Índice de impacto (SCImago):
Cuartil (SCImago):

77. Título: TIME-INTERLEAVED MULTIRATE SIGMA-DELTA MODULATORS

Revista: IEEE Transactions on Circuits and Systems Part II: Analog and Digital Signal Processing

Año: 2006

Volumen: 53

Número: 10

Página inicial: 1026

Página final: 1030

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Laguna-García, Marta

Índice de impacto (ISI): 0.922

Índice de impacto (SCImago):

Cuartil (SCImago):

78. Título: ELECTRONIC IMPLEMENTATION OF MULTIRATE SIGMA-DELTA MODULATORS USING CMOS TECHNOLOGIES

Revista: Analog Integrated Circuits and Signal Processing

Año: 2006

Volumen: 47

Número: 2

Página inicial: 125

Página final: 135

Autores: Perez-Vega-Leal, Alfredo; Colodro-Ruiz, Francisco; Laguna-García, Marta; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 0.298

Índice de impacto (SCImago): 0,049

Cuartil (SCImago): Q2

79. Título: DIGITAL NOISE-SHAPING OF RESIDUES IN DUAL-QUANTIZATION SIGMA-DELTA MODULATORS

Revista: IEEE Transactions on Circuits and Systems Part I: Fundamental Theory and Applications

Año: 2004

Volumen: 51

Número: 2

Página inicial: 225

Página final: 232

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Mora-Jimenez, Jose Luis

Índice de impacto (ISI): 0.933

Índice de impacto (SCImago):

Cuartil (SCImago):

80. Título: NEW MULTIRATE BANDPASS SIGMA-DELTA MODULATORS

Revista: IEEE Transactions on Circuits and Systems Part I: Fundamental Theory and Applications

Año: 2004

Volumen: 51

Número: 11

Página inicial: 2141

Página final: 2147

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Perez-Vega-Leal, Alfredo; Perez-Ridao, Francisco

Índice de impacto (ISI): 0.933

Índice de impacto (SCImago):

Cuartil (SCImago):

81. Título: ROBUST DUAL-QUANTISATION MULTIBIT SIGMA-DELTA MODULATOR

Revista: Electronics Letters

Año: 2003

Volumen: 39

Número: 9

Página inicial: 702

Página final: 703

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Mora-Jimenez, Jose Luis

Índice de impacto (ISI): 1.01

Índice de impacto (SCImago): 0,155

Cuartil (SCImago): Q1

82. Título: MULTIRATE SINGLE-BIT SIGMA DELTA MODULATORS

Revista: IEEE Transactions on Circuits and Systems Part II: Analog and Digital Signal Processing

Año: 2002

Volumen: 49

Número: 9

Página inicial: 629

Página final: 634

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 0.510

Índice de impacto (SCImago):

Cuartil (SCImago):

83. Título: INTEGRATED SOLUTION FOR INDUCTION MOTOR CONTROL

Revista: PCIM Europe

Año: 2002

Volumen:

Número: MAY

Página inicial: 44

Página final: 46

Autores: Mora-Jimenez, Jose Luis; Barrero-Garcia, Federico José; Galvan-Diez, Eduardo; Colodro-Ruiz, Francisco; Tombs-, Jonathan Noel; Barranco-Paulano, Manuel; Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo

Índice de impacto (ISI):

Índice de impacto (SCImago):

Cuartil (SCImago):

84. Título: MULTIRATE SIGMA DELTA MODULATORS

Revista: IEEE Transactions on Circuits and Systems Part II: Analog and Digital Signal Processing

Año: 2002

Volumen: 49

Número: 3

Página inicial: 170

Página final: 176

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Índice de impacto (ISI): 0.510

Índice de impacto (SCImago):

Cuartil (SCImago):

85. Título: NEW CLASS OF MULTIBIT SIGMA-DELTA MODULATORS USING MULTIRATE ARCHITECTURE

Revista: Electronics Letters

Año: 2000

Volumen: 36

Número: 9

Página inicial: 783

Página final: 785

Autores: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Muñoz-Chavero, Fernando; Garcia-Franquelo, Leopoldo

Índice de impacto (ISI): 0.931

Índice de impacto (SCImago): 0,146

Cuartil (SCImago): Q1

86. Título: 2 DIGITAL CIRCUITS FOR A FULLY PARALLEL STOCHASTIC NEURAL-NETWORK

Revista: IEEE Transactions on Neural Networks

Año: 1995

Volumen: 6

Número: 5

Página inicial: 1264

Página final: 1268

Autores: Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco; Ibáñez-,Emilio; Garcia-Franquelo, Leopoldo

Índice de impacto (ISI):

Índice de impacto (SCImago):

Cuartil (SCImago):

7.Capítulos de Libros

87. Título del capítulo: Nuevo recurso didáctico para el autoaprendizaje en una asignatura de ingeniería electrónica en el Grado de Ingeniería Aeroespacial

Autores del capítulo: Martínez-Heredia, Juana Maria; Colodro-Ruiz, Francisco

Título del libro: II Premio a la Innovación Docente en Ingeniería de la Escuela Técnica Superior de Ingeniería de la Universidad de Sevilla

Autores del libro:

Página inicial: 15

Página final: 34

Lugar:

Editorial: Universidad de Sevilla. Instituto de Ciencias de la Educación

ISBN: 978-84-86849-08-5

Año: 2017

88. Título del capítulo: EXPERIENCIA, REFLEXIONES Y ACTIVIDADES REALIZADAS POR PROFESORES NOVELES DEL DEPARTAMENTO DE INGENIERÍA ELECTRÓNICA DE LA UNIVERSIDAD DE SEVILLA EN EL CURSO ACADÉMICO 2003-2004

Autores del capítulo: Colodro-Ruiz, Francisco; Aracil-Fernandez, Carmen; Gallardo-Vázquez, Sergio; Luque-Esteva, Antonio; Portillo-Guisado, Ramón Carlos

Título del libro: LA FORMACIÓN DEL PROFESORADO UNIVERSITARIO : PROGRAMA DE EQUIPOS DOCENTES DE LA UNIVERSIDAD DE SEVILLA CURSO 2003-2004

Autores del libro: Mesa-López-Colmenar, José María

Página inicial: 129

Página final: 149

Lugar: Santander (ESPAÑA)

Editorial: INSTITUTO DE CIENCIAS DE LA EDUCACION DE LA UNIVERSIDAD DE SEVILLA

ISBN: 84-86849-37-3

Año: 2005

89. Título del capítulo: MULTIRATE SIGMA-DELTA MODULATORS: AN ALTERNATIVE TO MULTIBIT.

Autores del capítulo: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus

Título del libro: ANALOG CIRCUIT DESIGN. STRUCTURED MIXED-MODE DESIGN, MULTI-BIT SIGMA-DELTA CONVERTERS, SHORT RANGE RF CIRCUITS. EDS. M. STEYAERT, A.H.M. VAN ROERMUND, J.H.HUIJSING. KLUWER ACADEMIC PUBLISHERS, BOSTON. AUGUST 2002.

Autores del libro:

Página inicial: 161

Página final: 180

Lugar: NETHERLANDS

Editorial: KLUWER ACADEMIC PUBLISHERS

ISBN:

Año: 2002

90. Título del capítulo: A FULLY STOCHASTIC FUZZY LOGIC CONTROLLER

Autores del capítulo: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

Título del libro: LECTURE NOTES IN COMPUTER SCIENCE, 1240

Autores del libro:

Página inicial: 834

Página final: 840

Lugar: BERLIN, ALEMANIA

Editorial: SPRINGER-VERLAG BERLIN

ISBN:

Año: 1997

91. Título del capítulo: AFAN, A TOOL FOR THE AUTOMATIC DESIGN OF NEURAL AND FUZZY CONTROLLERS

Autores del capítulo: Gonzalez-Carvajal, Ramon; Torralba-Silgado, Antonio Jesus; Colodro-Ruiz, Francisco; Garcia-Franquelo, Leopoldo

Título del libro: LECTURE NOTES IN COMPUTER SCIENCE, 1240

Autores del libro:

Página inicial: 825

Página final: 833

Lugar: BERLIN, ALEMANIA

Editorial: SPRINGER-VERLAG BERLIN

ISBN:

Año: 1997

92. Título del capítulo: A HRDWARE IMPLEMENTATION OF A CNN BASED ON PULSE STREAM TECHNIQUES

Autores del capítulo: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Gonzalez-Carvajal, Ramon; Garcia-Franquelo, Leopoldo

Título del libro: LECTURE NOTES IN COMPUTER SCIENCE, 1240

Autores del libro:

Página inicial: 811

Página final: 817

Lugar: BERLIN, ALEMANIA

Editorial: SPRINGER-VERLAG BERLIN

ISBN:

Año: 1997

93. Título del capítulo: PULSE STREAM TECHNIQUES TECHNIQUES FOR FUZZY HARDWARE

Autores del capítulo: Colodro-Ruiz, Francisco; Torralba-Silgado, Antonio Jesus; Tombs-, Jonathan Noel; Garcia-Franquelo, Leopoldo

Título del libro: FUZZY HARDWARE: ARCHITECTURES AND APPLICATIONS

Autores del libro:

Página inicial: 77

Página final: 90

Lugar: NUEVA YORK, ESTRADOS UNIDOS DE AMERICA

Editorial: KLUWER ACADEMIC PUBLISHERS

ISBN: 978-0792380290

Año: 1997

94. Título del capítulo: A MIXED-PARALLEL SEQUENTIAL SHNN FOR LARGE NETWORKS

Autores del capítulo: Torralba-Silgado, Antonio Jesus; Garcia-Franquelo, Leopoldo; Colodro-Ruiz, Francisco

Título del libro: LECTURE NOTES IN COMPUTER SCIENCE, 930

Autores del libro:

Página inicial: 789

Página final: 793

Lugar: BERLIN, ALEMANIA

Editorial: SPRINGER-VERLAG

ISBN:

Año: 1995

8.Formación Universitaria

95. Titulación oficial: Doctor

Título: INGENIERÍA INFORMÁTICA Y DE TELECOMUNICACIÓN

Centro:

Año: 1997

Calificación:

9. Proyectos de Innovación Docente

96. Proyecto: Nueva técnica de apoyo al aprendizaje en asignaturas de ingeniería electrónica

Código:

Programa financiador: Convocatoria de Ayudas de Innovación y Mejora Docente (ref. 1.10) del II Plan Propio de Docencia de la Universidad de Sevilla.

Entidad financiadora: Universidad de Sevilla

Responsables: Martínez-Heredía, Juana María

Participantes: Colodro-Ruiz, Francisco; Mora-Jimenez, Jose Luis; Pérez-ridao, Francisco; Janer-jiménez, Carlos; Esteban-Roncero, Sergio; Millán-vázquez De La Torre, Rafael; Palomo-vázquez, Bernardo;

Fecha inicio: 01/07/2016

Fecha fin: 31/01/2017

Ámbito: Autonómica

Cuantía (EUROS): 2700

97. Proyecto: Incorporación de Arduino y módulos hardware como nuevo recurso didáctico para el autoaprendizaje en asignaturas de electrónica en la ingeniería

Código:

Programa financiador: II Plan Propio de Docencia de la Universidad de Sevilla

Entidad financiadora:

Responsables: Martínez-Heredía, Juana María

Participantes: ; Colodro-Ruiz, Francisco; Mora-Jimenez, Jose Luis; Perez-Ridao, Francisco; Janer-Jimenez, Carlos; Millan-Vázquez De La Torre, Rafael Luis; Palomo-Vazquez, Bernardo; Murillo-Fuentes, Juan José

Fecha inicio: 01/07/2014

Fecha fin: 31/12/2014

Ámbito: Autonómica

Cuantía (EUROS): 1700